

SPECIFICATION

MODEL: B09012-LAP-PS/2-M

PART NO : _____

VERSION : V1.35

Approver		Check	Design
GM	PM		

Customer Confirm

目录

1	软件注册	3
2	人机界面	6
3	使用说明	9

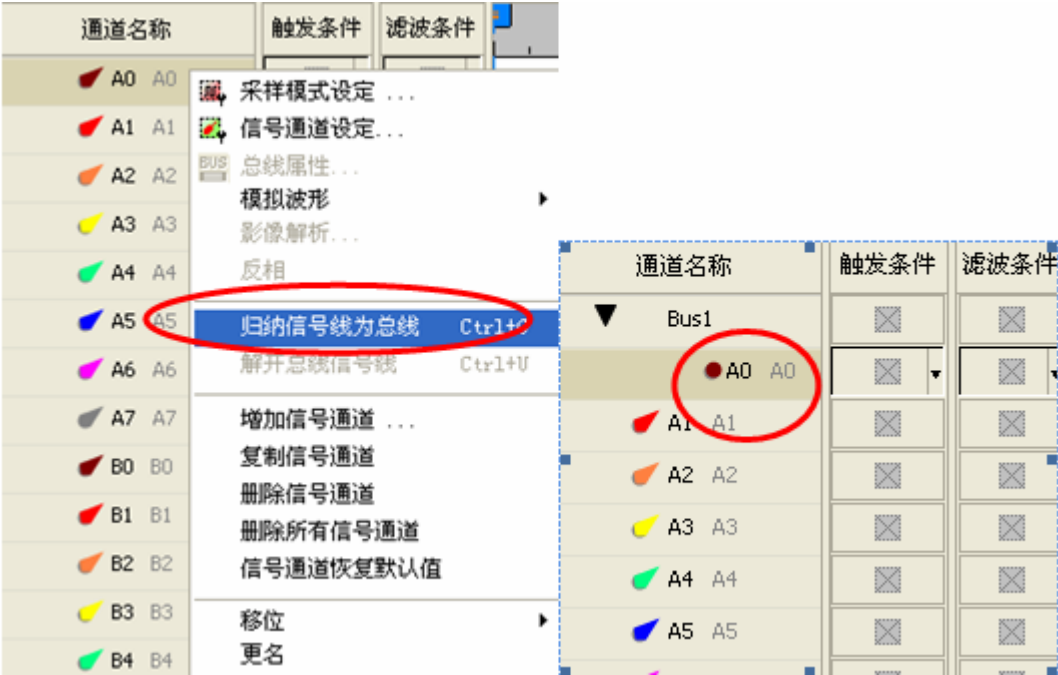
1 软件注册

软件注册请依照下列步骤进行注册。

※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 **BUS** 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



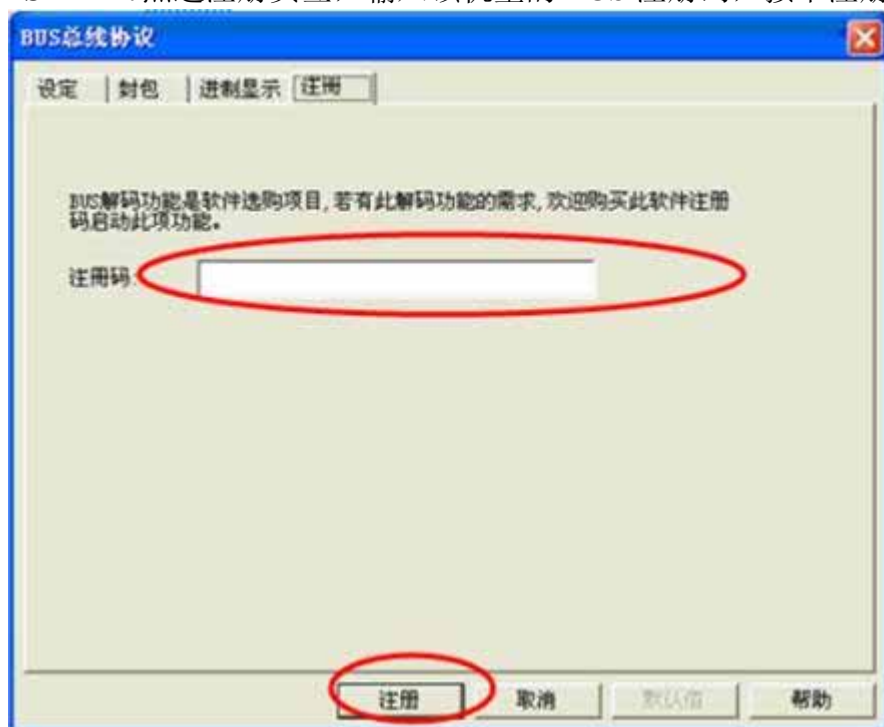
STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



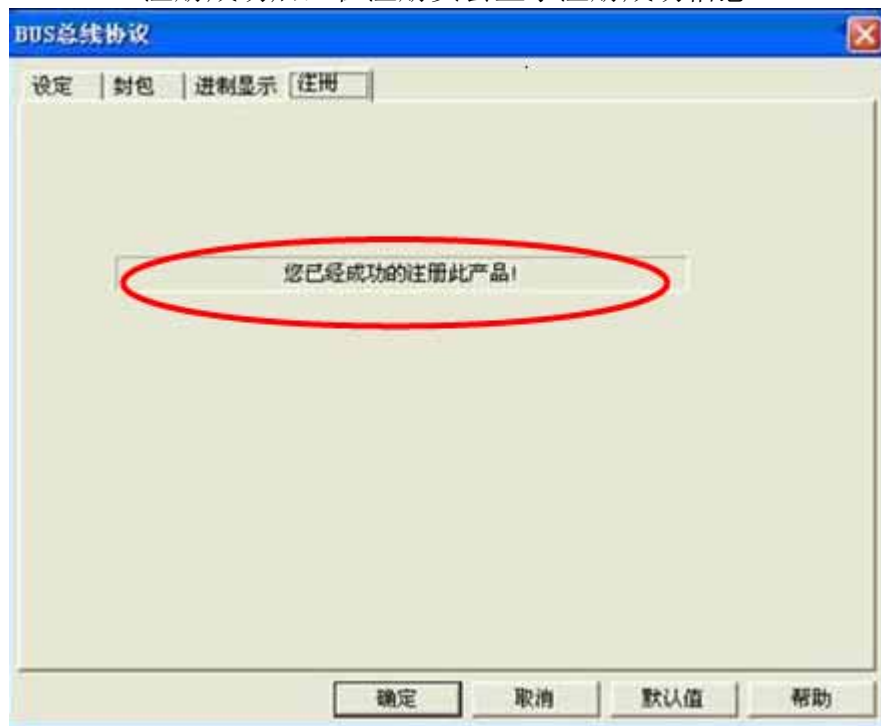
STEP 3. 在总线属性对话框，点选 BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



STEP 4. 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。



STEP 5.注册成功后，在注册页会显示注册成功信息。



2 人机界面

设定部分，请参考下图界面。

设定页

PS/2总线协议

设定

时间间隔

封包

进制显示

注册

通道设定

CLK:

A0

DATA:

A1

总线协议设定

主机到设备采样边沿:

上升沿

设备到主机采样边沿:

下降沿

时钟脉冲宽度最大为:

50

us

传送方向:

LSB->MSB

☐ 装置解码:

鼠标

总线协议颜色

Start

Data

Parity

Stop

ACK

NACK

Overflow

XY

Press

Release

确定

取消

默认值

帮助

通道设定:

CLK: CLK 通道，默认为 A0。

DATA: 数据通道，默认为 A1。

总线协议设定:

主机到设备采样边沿: 可设定上升沿或是下降沿采样，默认为上升沿采样。

设备到主机采样边沿: 可设定上升沿或是下降沿采样，默认为下降沿采样。

时钟脉波宽度最大为: 可设定 20~100us, 默认值为 50us。

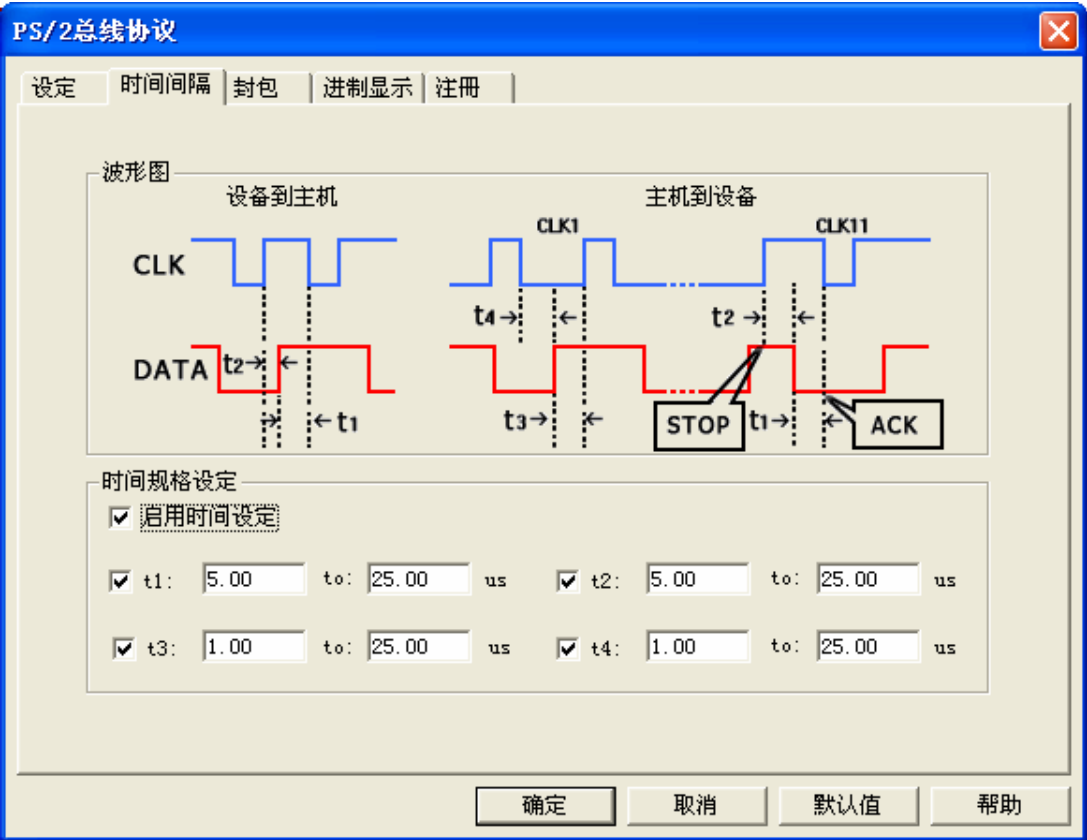
传送方向: 可设定为 LSB->MSB 或 MSB->LSB，默认为 LSB->MSB。

装置解码: 勾选后可选择鼠标或是键盘解码。

总线协议颜色:

使用者可自行设定解码字段的颜色。

时间间隔页



波形图：描述设定的时间是针对哪个位置。

时间规格设定：启用时间设定后可以设定时间，设定的时间将会做为解码判断的条件。例如解 START，首先判断 START 的条件是否成立，其次判断 t1 (CLK 下降沿到 DATA 任意变化沿), t2 (CLK 上升沿到 DATA 任意变化沿) 是否在设定的 t1, t2 时间范围内。两个条件同时成立 START 封包段才成立。t3, t4 与 t1, t2 基本相同。

封包页



使用者可自行设定封包颜色。

进制显示页

PS/2总线协议

设定

时间间隔

封包

进制显示

注册

☒ 启动

Data:

Press:

Release:

☐ 二进制

☐ 十进制

☒ 十六进制

☐ ASCII

☐ 二进制

☐ 十进制

☒ 十六进制

☐ ASCII

☐ 二进制

☐ 十进制

☒ 十六进制

☐ ASCII

确定

取消

默认值

帮助

启动自定义进制显示，Data, Press, Release 为十六进制，用户也可自定义, 波形区、封包列表 Data, Press, Release 数据格式以模组控制。默认不启动，则由主程序控制数据格式。

注册页

PS/2总线协议

设定

时间间隔

封包

进制显示

注册

免费使用PS/2!

确定

取消

默认值

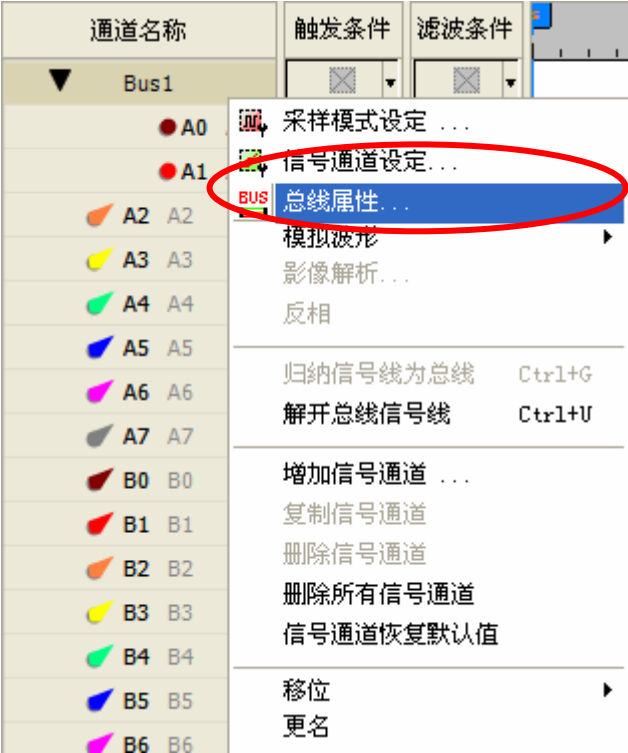
帮助

3 使用说明

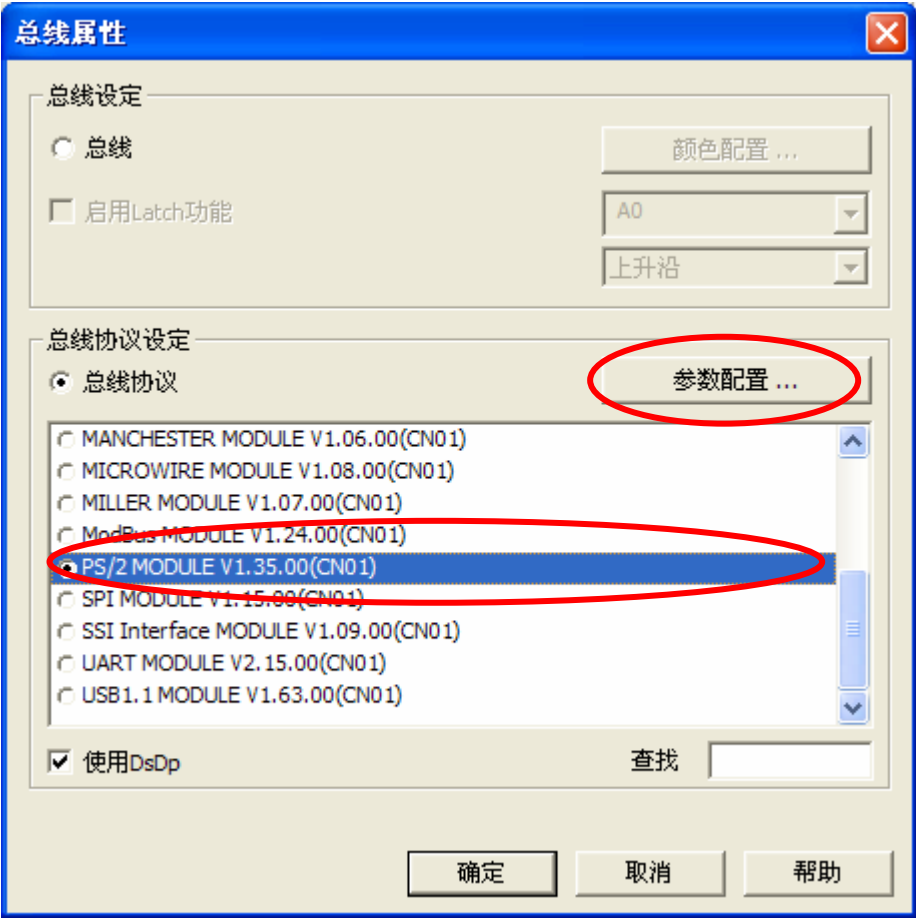
STEP 1. 在通道名称区域右键，点选归纳信号线为总线，把 A0,A1 归纳为 Bus1，PS/2 总线协议分析需要 2 线解码。



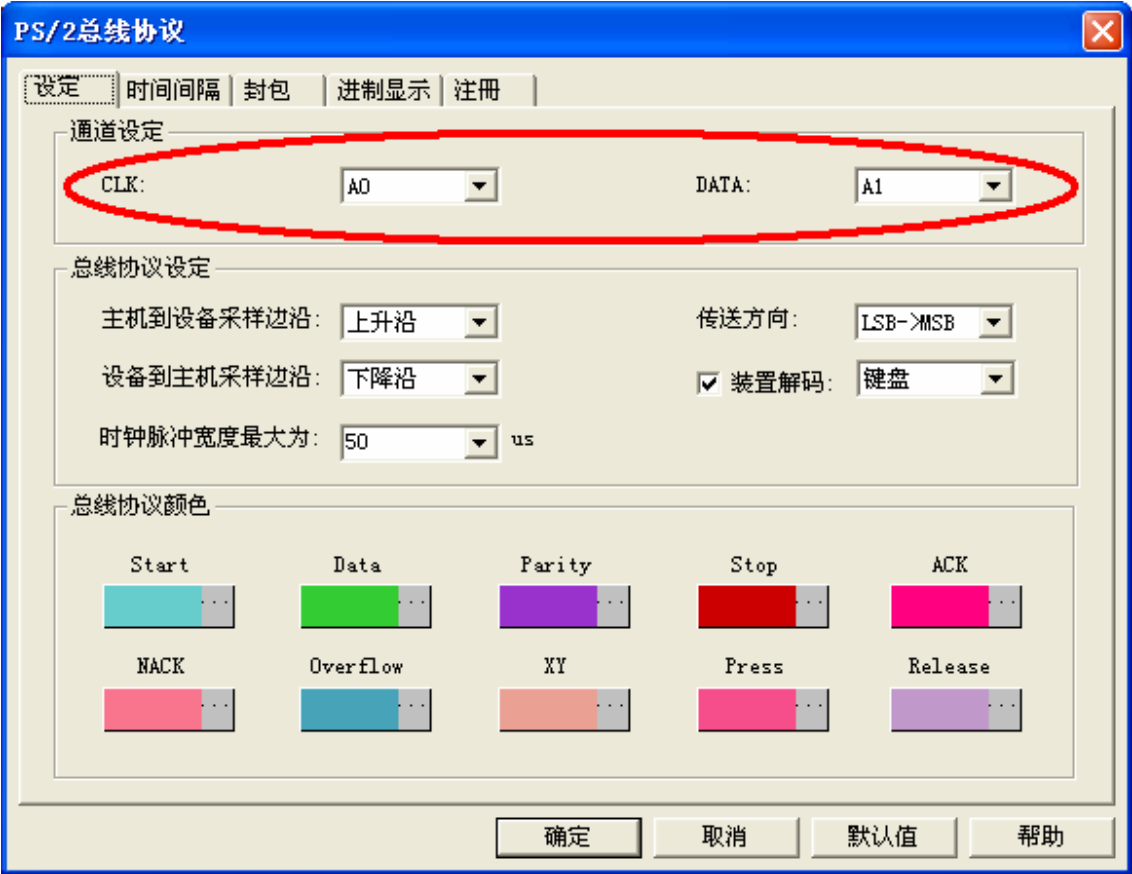
STEP 2. 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



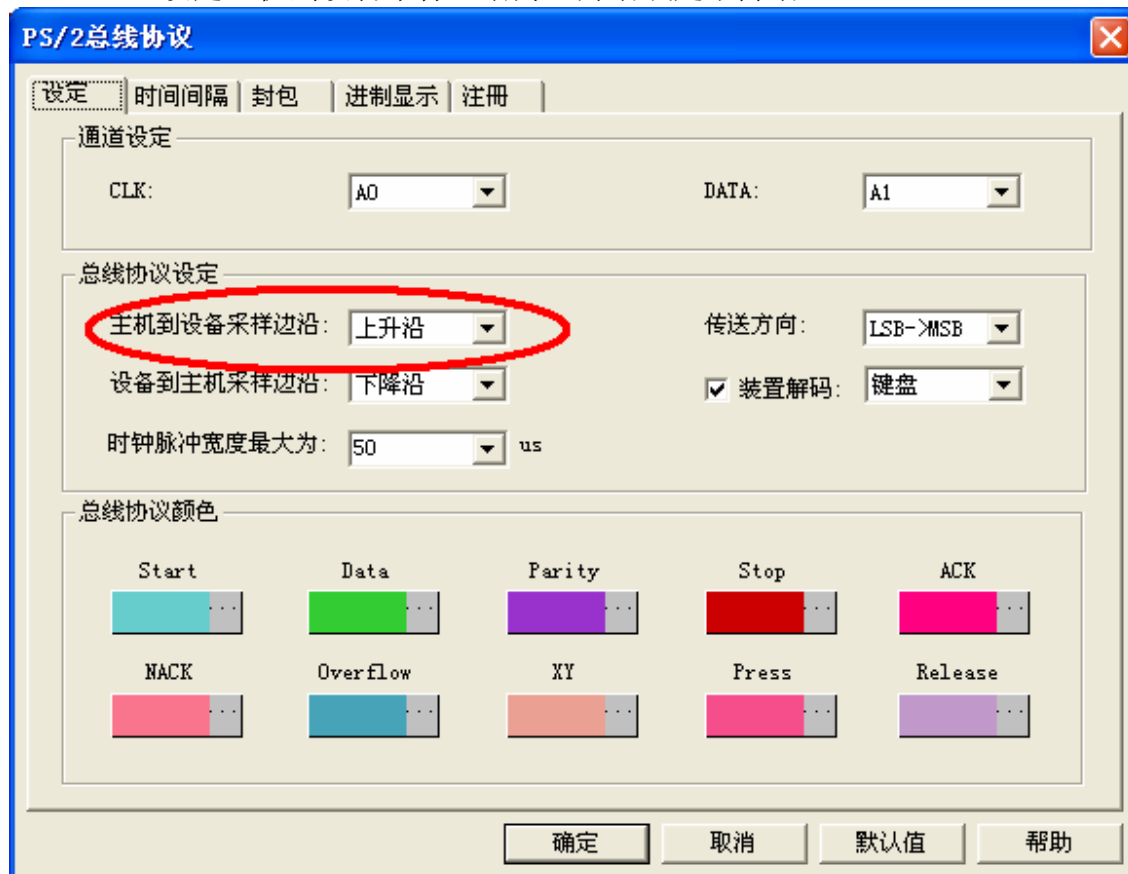
STEP 3. 在总线属性对话框，点选 PS/2 MODULE V1.35.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



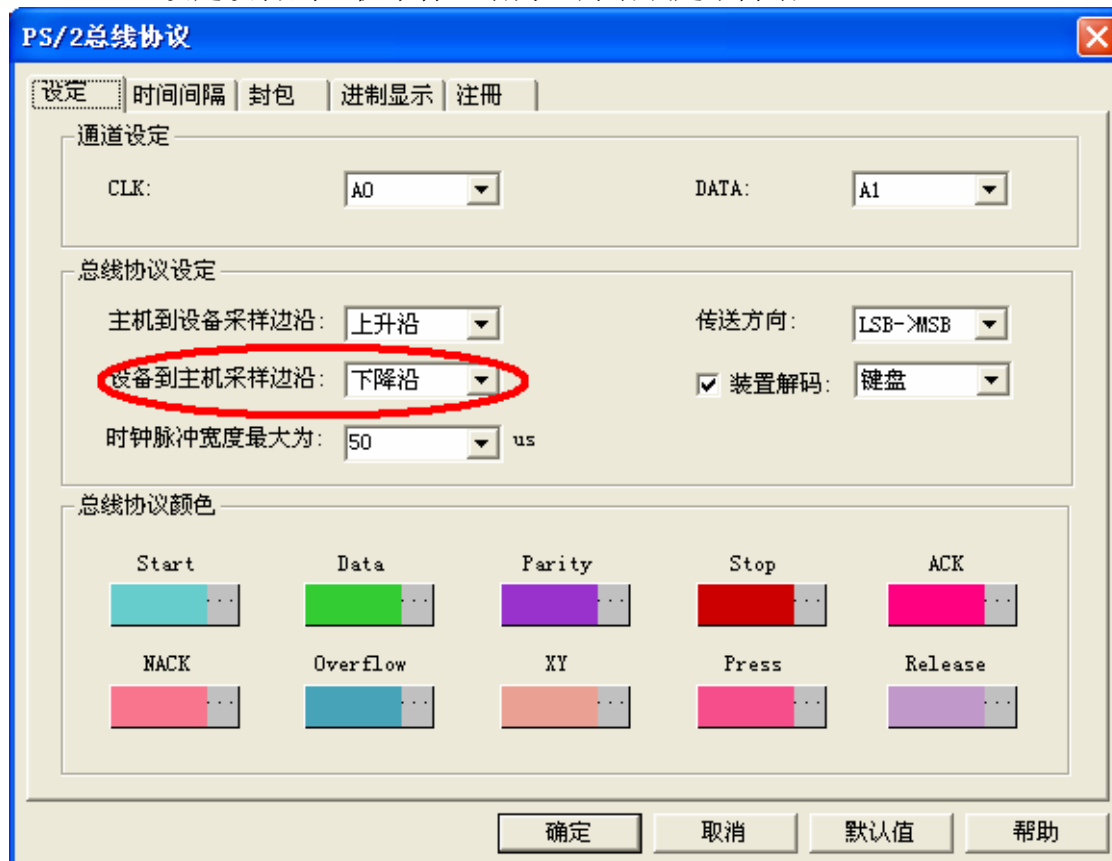
STEP 4. 首先设定 PS/2 的 CLK 及 DATA 讯号通道。



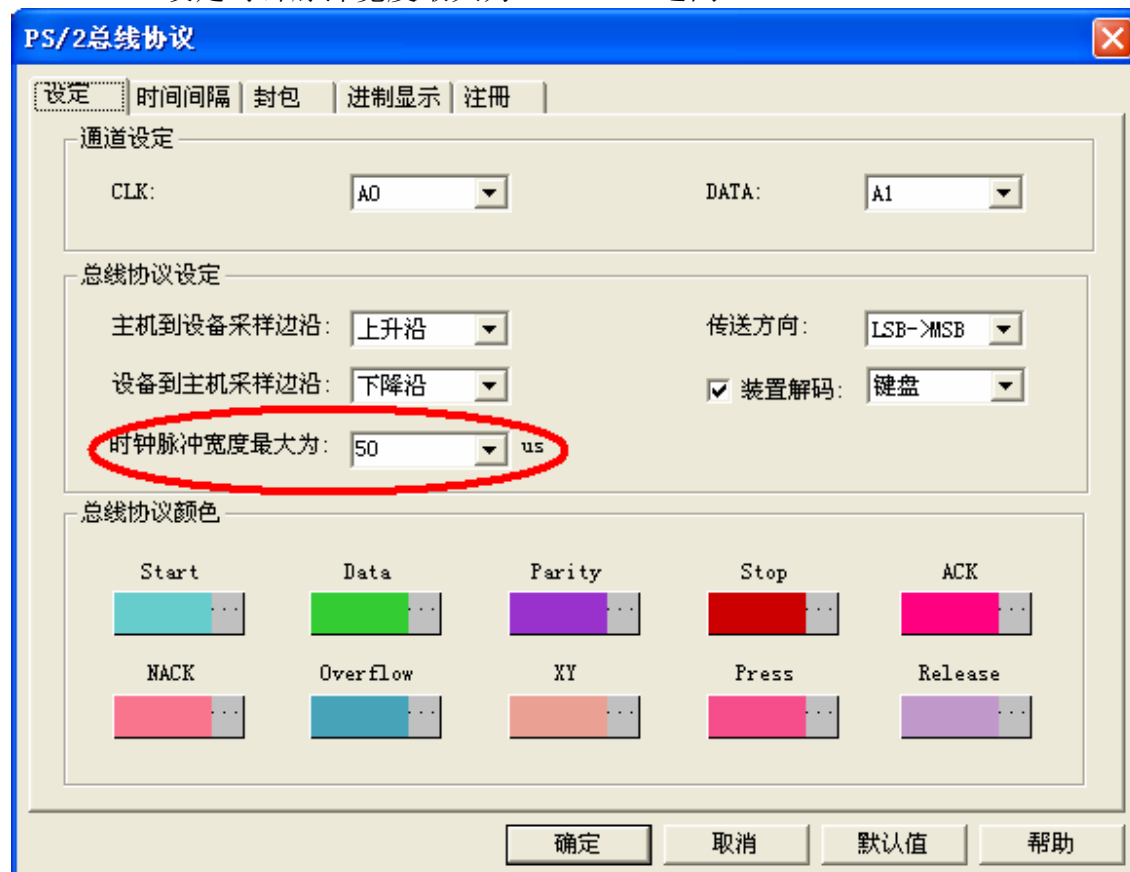
STEP 5. 设定主机到设备采样边沿为上升沿或是下降沿。



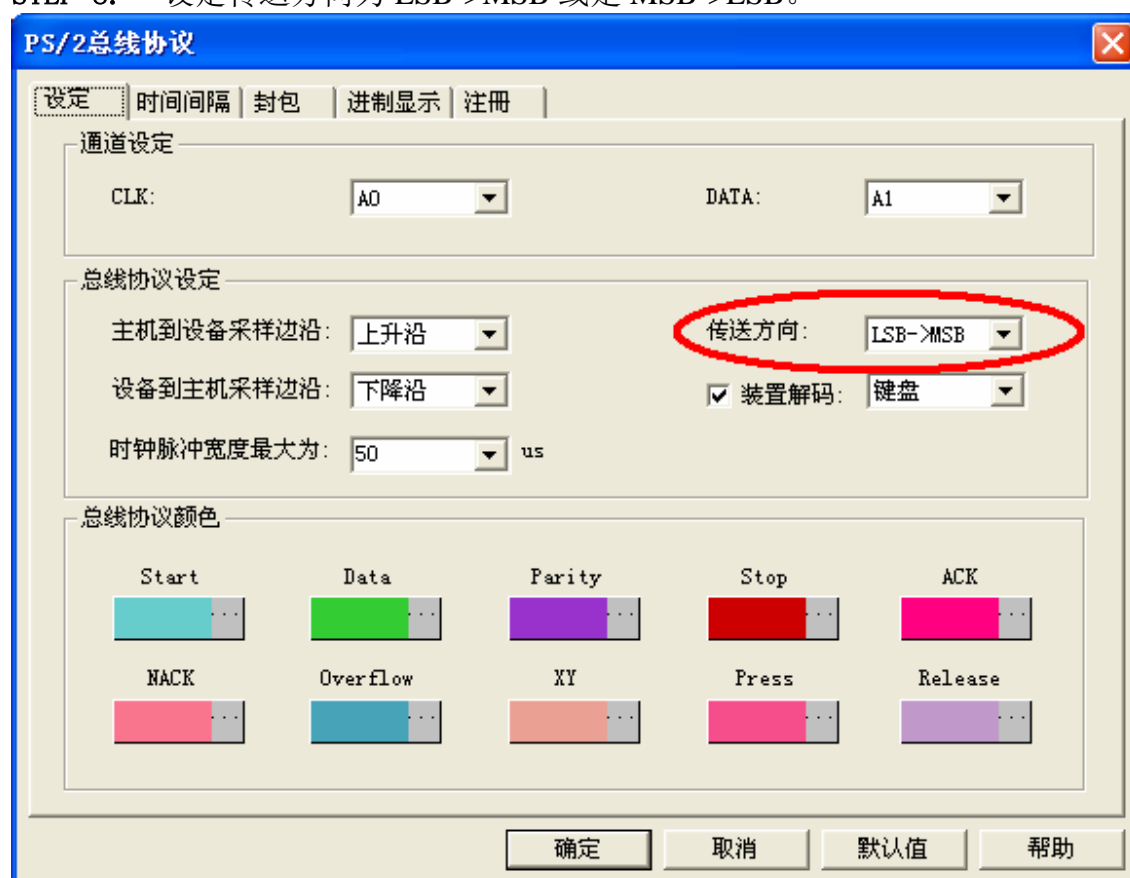
STEP 6. 设定设备到主机采样边沿为上升沿或是下降沿。



STEP 7. 设定时钟脉冲宽度最大为 20~100us 之间。



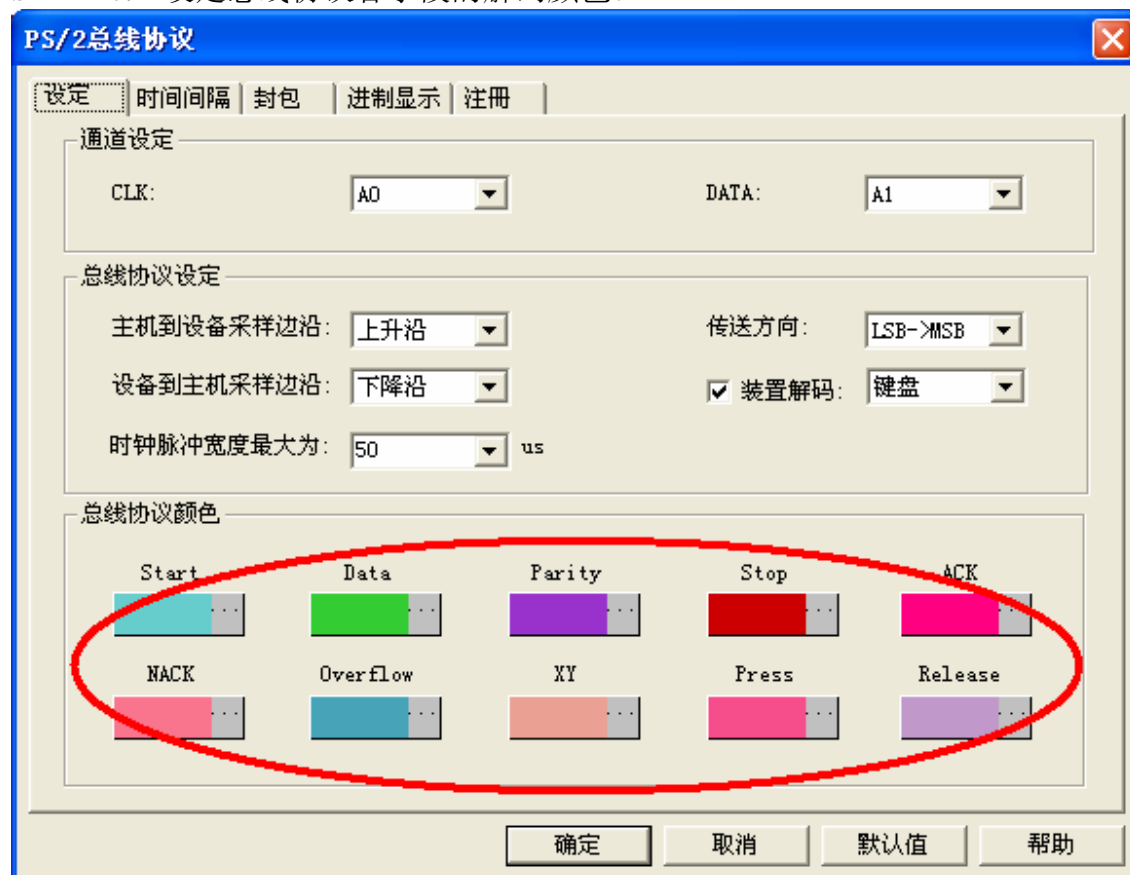
STEP 8. 设定传送方向为 LSB->MSB 或是 MSB->LSB。



STEP 9. 设定键盘或是鼠标为装置解码。

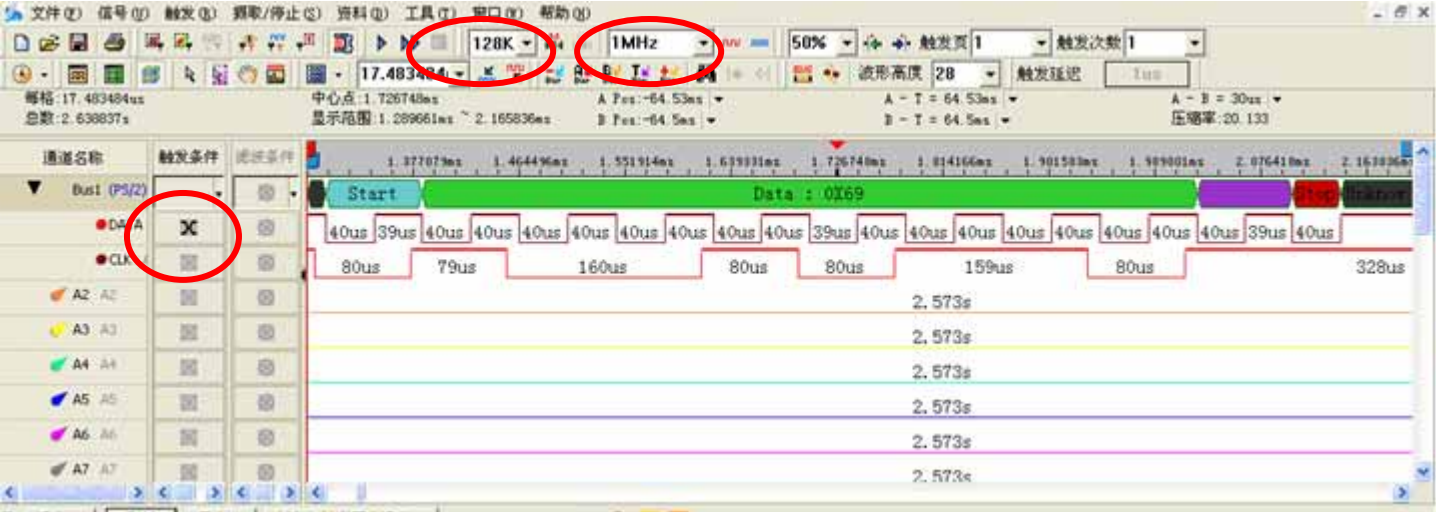


STEP 10. 设定总线协议各字段的解码颜色。



STEP 11. 总线协议译码完成图示，设定条件为任一边沿触发、内存容量为 128K、采样频率为 1MHz。
(取样频率最好是待测讯号的 4 倍以上)

总线协议解码



封包列表

